

RSAD - Relatório Semestral de Atividades Docentes: 2014/2

Dados Cadastrais	
Campus:	Joinville
Nome:	Nivaldo Theodoro Schiefler Junior
Regime de trabalho:	40 horas DE
Efetivo:	Sim
Afastamento:	Capacitação - Doutorado
Tipo de Afastamento:	Afastamento total
Área principal de atuação:	ELÉTRICA
Titulação:	Mestre

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Ensino	0	4. Administração e Representação	0
2. Didático pedagógicas	0	5. Complementares	0
3. Pesquisa e Extensão	0	6. Capacitação	40

1. Atividades de ensino

1.1 Aulas (não informado)

Resumo das atividades: 1.1 Aulas

Nada consta.

1.2 Aulas de componentes curriculares novas (não informado)

Resumo das atividades: 1.2 Aulas Novas

Nada consta.

1.3 Atividades não incluídas acima - com atendimento de alunos (não informado)

Resumo das atividades: 1.3 Atividades não incluídas acima - com atendimento de alunos

Nada consta.

2. Atividade didático pedagógicas

Atividade	CH Semanal
Atividade didático pedagógicas	0
Reuniões Pedagógicas	0.00

Subtotal: 0

Resumo das atividades: 2. Atividade didático pedagógicas

Nada consta.

3. Pesquisa e Extensão

3.1 Pesquisa (não informado)

Resumo das atividades: 3.1 Pesquisa

Nada consta.

3.2 Extensão (não informado)

Resumo das atividades: 3.2 Extensão

Nada consta.

4. Atividades Administrativas e de Representação

4.1 Administração (não informado)

Resumo das atividades: 4.1 Administração

Nada consta.

4.2 Gts e Comissões (não informado)

Resumo das atividades: 4.2 Gts e Comissões

Nada consta.

4.3 Representação (não informado)

Resumo das atividades: 4.3 Representação

Nada consta.

5. Atividades Complementares (não informado)

Resumo das atividades: 5. Atividades Complementares

Nada consta.

6. Capacitação

Título	Tema, área ou título da pesquisa	CH Semanal
Doutorado	Geração de imagens em tempo real por ultrassom, utilizando as técnicas Sparse arrays e plane wave	40

Subtotal: 40

Resumo das atividades: 6. Capacitação

Durante o segundo semestre de 2014 realizei estudos para implementar os sinais de Ultrassom na plataforma multicore da Texas Instruments. Logo após a foram elaboradas várias rotinas de sincronização do Cores existentes e algoritmos para processamento. Atualmente está sendo viabilizado uma interface via FPGA para comunicação e saída de vídeo bem como uma alternativa para visualização via computador.

Informações sobre avaliação do relatório

Aprovado pela chefia em 20/03/2015 22:46:07

Avaliador: valterv - Sem observações.

Informações sobre preenchimento do relatório

Preenchimento inicial	Última alteração
20/02/2015 14:21:13	