

Plano e Relatório Semestral de Atividades Docentes: Planejamento 2019-2

Dados Cadastrais	
Campus:	Florianópolis
Departamento:	Departamento Acadêmico de Eletrônica
Nome:	Reginaldo Steinbach
Siape:	2966461
Regime de trabalho:	40 horas DE
Efetivo:	Sim
Afastamento:	Não
Área principal de atuação:	ELETRÔNICA
Titulação:	Mestre

RESUMO - CH TOTAL: 40			
Atividade	CH	Atividade	CH
1. Atividades de Ensino	33	4. Gestão e Representação	3
2. Atividades de Pesquisa	4	5. Atividades de Capacitação	0
3. Atividades de Extensão	0		

1. Atividades de ensino								
1.1 Aulas								
Tipo de oferta	Bolsa?	Tipo de curso	Curso	Componente curricular	Nova?	Nº aulas	Duração (min)	CH
Periódica	Não	Graduação	Curso Superior de Tecnologia em Eletrônica Industrial	Amplificadores Operacionais	Não	40	55	2
Periódica	Não	Graduação	Curso Superior de Tecnologia em Eletrônica Industrial	Circuitos Elétricos 1	Não	80	55	4
Periódica	Não	Graduação	Curso Superior de Tecnologia em Eletrônica Industrial	Projeto Integrador 2	Não	40	55	2
Periódica	Não	Graduação	Engenharia Eletrônica	Projeto Integrador 1	Não	40	55	2
Periódica	Não	Graduação	Engenharia Eletrônica	Projeto Integrador 1	Não	40	55	2
Periódica	Não	Graduação	Engenharia Eletrônica	Projeto Integrador 1	Não	40	55	2
Periódica	Não	Graduação	Engenharia Eletrônica	Projeto Integrador 3	Não	40	55	2

Subtotal: 16.00

1.2 Atividades de organização de ensino	
Atividade	CH
Atividades de organização de ensino	12

Subtotal: 12.00

1.3 Atividades apoio ao ensino		
Tipo	Estudantes envolvidos	CH
Atendimento extra-classe a discentes		2
Reuniões pedagógicas (área, curso, departamento)	Reunião DAELN	2
Orientação de trabalho de conclusão de curso (técnico, graduação, especialização)	Marcos Vinicius Leal da Silva	1

Subtotal: 5.00

2. Atividades de Pesquisa

Atividade	Título da pesquisa	Aluno(s)	Doc. aprovação	CH
Participação em projetos de pesquisa internos ou externos aprovados na instituição de acordo com resolução específica vigente	Desenvolvimento e Aplicação de Módulos Educacionais como suporte ao processo de ensino/aprendizagem de Circuitos Eletro-eletrônicos suportado pelo Laboratório Remoto VISIR (Virtual Instruments Systems In Reality) - Consolidação do laboratório remoto VISIR no IFSC – customização e expansão –Projeto FEESC		PROCESSO 23292.017767/2016-19	2
Participação em projetos de pesquisa internos ou externos aprovados na instituição de acordo com resolução específica vigente	A imersão da abordagem CDIO nos Projetos do Curso Superior de Tecnologia em Eletrônica Industrial: um estudo de caso/Projetos de pesquisa e extensão com finalidade didático-pedagógica		A imersão da abordagem CDIO nos Projetos do Curso Superior de Tecnologia em Eletrônica Industrial: um estudo de caso/Projetos de pesquisa e extensão com finalidade didático-pedagógica	2

Subtotal: 4.00

3. Atividades de Extensão (não informado)

4. Atividades de Gestão e Representação

4.1 Gestão (não informado)

4.2 Designação

Portaria	Designação	CH
Portaria da Direção-Geral do Câmpus Florianópolis N° 396, de 15 de julho de 2019	Subcomissões da SNCT 2019 nos Departamentos Acadêmicos do Câmpus Florianópolis - DAELN	2

Subtotal: 2.00

4.3 Representação

Tipo	Portaria	Representação	CH
Núcleo Docente Estruturante de Curso	Portaria da Direção-Geral do Câmpus Florianópolis N° 199, de 25 de março de 2019	NDE do CST em Eletrônica Industrial	1

Subtotal: 1.00

5. Capacitação (não informado)

PARECER CONCLUSIVO

Aprovado pela chefia em 27/08/2019 04:28:31

Avaliador: golberi

Informações sobre preenchimento do plano

Preenchimento inicial	Última alteração
12/07/2019 08:40:01	02/08/2019 14:34:26